

## **LEMBAR PENGESAHAN**

**Tugas Akhir dengan judul :**

**PERANCANGAN DAN REALISASI EKSTRAKTOR SINYAL  
LORAN-C DENGAN METODA DETEKTOR ZERO CROSSING DAN  
GROUP PULSA UNTUK PENENTUAN POSISI PADA NAVIGASI  
LORAN-C BERBASIS FPGA**

*( DESIGN AND REALIZATION AN EKSTRAKTOR OF LORAN-C SIGNAL WITH ZERO  
CROSSING AND PULSE GROUP DETECTOR FOR POSITION ACQUISITION IN  
LORAN-C NAVIGATION BASED ON FPGA )*

Telah diperiksa dan disetujui sebagai salah satu syarat untuk memperoleh gelar  
Sarjana Teknik pada jurusan Teknik Elektro Institut Teknologi Telkom

**Oleh:**

**RIFKI M. BOGARA**

**111040256**

Bandung, 11 September 2008

Disetujui dan disahkan oleh :

**Pembimbing I**

**Pembimbing II**

**Heroe Wijanto, Ir., MT.**

**(NIP : 92680067-1)**

**M. Ary Murti, ST., MT.**

**(NIP : 99750183-1)**